東芝CMOSデジタル集積回路 シリコン モノリシック

# TC74VHC123AF,TC74VHC123AFT,TC74VHC123AFK, TC74VHC221AF,TC74VHC221AFK

**Dual Monostable Multivibrator** 

TC74VHC123AF/AFT/AFK Retriggerble TC74VHC221AF/AFT/AFK Non-Retriggerble

TC74VHC123A/221A は、シリコンゲート CMOS 技術を用いた超高速 CMOS 2 回路入りモノステーブル・マルチバイブレータです。 CMOS の特長である低い消費電力で、高速ショットキ TTL に匹敵する高速動作を実現できます。また、新規に採用した Q&Q バッファにより、スイッチング時に発生する各種ノイズも大幅に低減しました。

トリガ入力は、立ち下がりエッジでトリガする $\overline{A}$ 入力と立ち上がりエッジでトリガする B 入力および $\overline{CLR}$  入力があり、 $\overline{A}$ 、 $\overline{B}$  入力はシュミット・トリガ入力ですので入力信号の上昇、下降時間が長い場合  $(t_r=t_f=1\ s)$  でも確実に動作します。いったんトリガされると出力は $\overline{CLR}$  入力を "L" にしない限り、外付け抵抗 (Rx) とコンデンサ (Cx) により決まる一定時間単安定モードを継続します。

VHC123Aでは、単安定時間内に再度トリガ入力が与えられると、 そのトリガも有効となり、単安定モードを持続させるリトリガ機能 があります。

 $C_{X}$ 、 $R_{X}$  の時定数を任意に選ぶことにより、広い範囲に渡るパルス出力が得られます。 $C_{X}$ 、 $R_{X}$  の時定数が 1 ms 以上のとき出力パルス幅は、ほぼ  $t_{w}$  (OUT)  $\simeq 1.0$   $C_{X}$  ·  $R_{X}$  となります。

すべての入力端子には、プラス側(入力から VCC に向かって順方向になる)のダイオードが入らない、新開発の入力保護回路を採用しました。これにより、電源電圧が加わらない状態で入力に 5.5 V の電圧が与えられるケースも許容されます。この入力パワーダウンプロテクション方式により、2電源間インタフェース、5 V から 3 V 系へのレベル変換、バッテリーバックアップ回路などへの幅広い応用が可能となります。

## 特 長(注)

• 高速動作 : t<sub>pd</sub> = 8.1 ns (標準) (V<sub>CC</sub> = 5 V)

低消費電流: スタンバイ時 I<sub>CC</sub> = 4 μA (最大) (Ta = 25°C)

動作時  $I_{CC} = 600 \, \mu A \, (最大) \, (V_{CC} = 5.0 \, V)$ 

• 高雑音余裕度 : V<sub>NIH</sub> = V<sub>NIL</sub> = 28% V<sub>CC</sub> (最小)

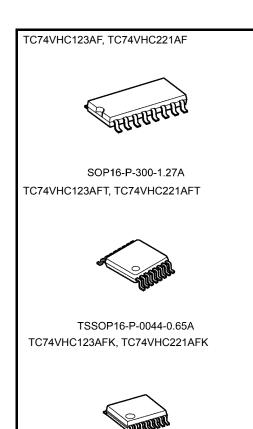
• 全入力とも、パワーダウンプロテクション機能あり

• バランスのとれた遅延時間:tpLH ≃ tpHL

広い動作電圧範囲 : V<sub>CC</sub> (opr) = 2~5.5 V

• 74HC123A/221A と同一ピン接続、同一ファンクション

注: 1回路のみ使用する場合には、 $\overline{\text{CLR}}$  = "L" とし、 $R_X/C_X$ ,  $C_X$ , Q,  $\overline{Q}$  はオープン、その他入力端子は "H"、または "L" としてください。

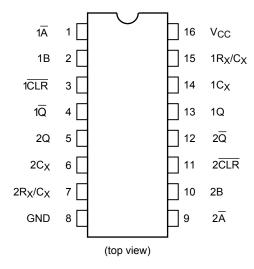


質量

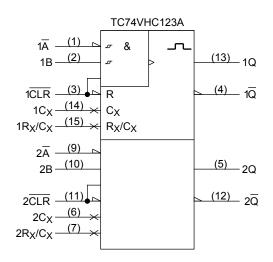
SOP16-P-300-1.27A : 0.18 g (標準) TSSOP16-P-0044-0.65A : 0.06 g (標準) VSSOP16-P-0030-0.50 : 0.02 g (標準)

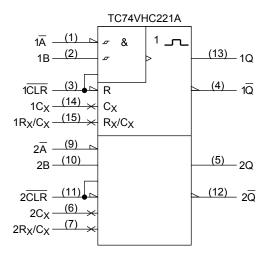
VSSOP16-P-0030-0.50

## ピン接続図



## 論理図





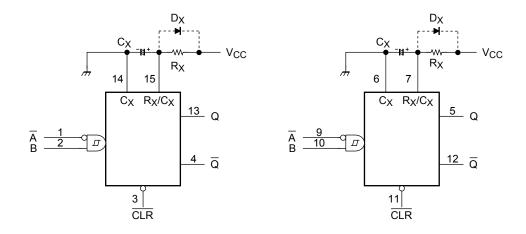
## 真理値表

	Inputs		Out	puts	Note		
$\overline{A}$	В	CLR	Q	IQ	Note		
$\neg$	Н	Н	abla		Output Enable		
Х	L	Η	L	Η	Inhibit		
Н	Х	Н	L	Н	Inhibit		
L		Н			Output Enable		
L	Н				Output Enable		
Х	Х	L	L	Н	Reset		

X: Don't care

2

# 外付け部品接続法 (注1)(注2)



注 1: C<sub>X</sub>, R<sub>X</sub>, D<sub>X</sub> は、外付け部品を示します。

#### 注 2: 外付けダイオード DX について

VHC123A/221A では、トリガのない待ち状態のときには、外付けコンデンサ  $C_X$  は  $V_{CC}$  レベルまで充電されています。従って、VHC123A/221A の電源がオフ状態になると、 $C_X$  に蓄えられた電荷は  $R_X$  を通しても放電しますが、その大半は  $R_X/C_X$  端子から  $V_{CC}$  に向かって順方向になる IC 内部の寄生ダイオードを通して放電されることになります。

この場合、電源のフィルタコンデンサが十分大きく、電源の下降時間がある程度大きければ  $R_X/C_X$  端子への 突入電流は自動的に制限されますが、 $C_X$  が大きく、かつ電源の下降時間が短い場合には、過電流による熱破 壊やラッチアップによる 2 次破壊の危険があります。 $R_X/C_X$  端子の寄生ダイオード順電流は定格上 $\pm 20$  mA ですので、 $C_X$  の大きい場合、電源の下降時間  $t_f$  は、

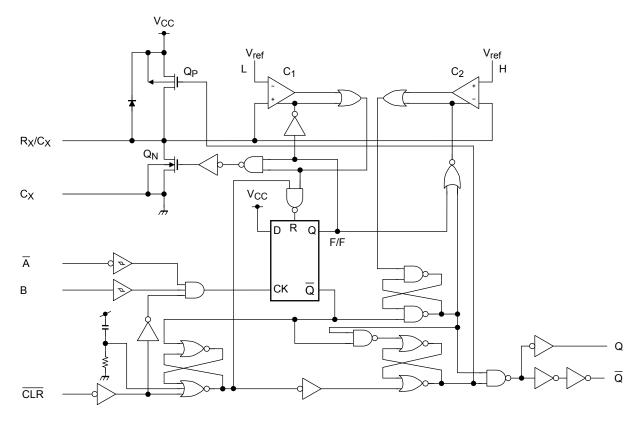
 $t_f \ge (V_{CC} - 0.7) \cdot C_X/20 \text{ mA}$ 

( $t_f$ : 電源断時より電源レベルが  $\simeq 0.4 \ V_{CC}$  まで下降するまでの時間)

の式を満たす必要があります。電源の下降時間が上式を満足しない場合には、C<sub>X</sub>/R<sub>X</sub>端子への過電流保護のために上図に示すクランピングダイオードが必要です。

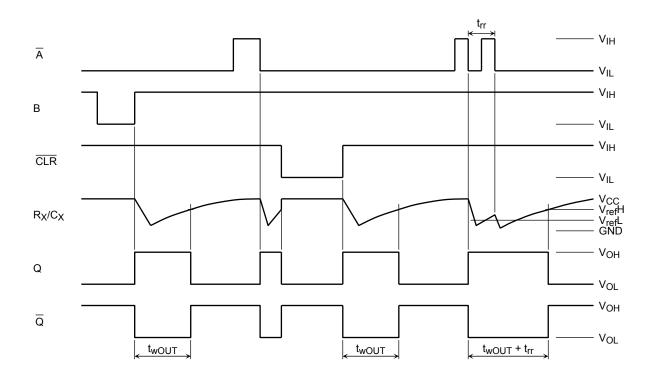
# システム図

# TC74VHC123A



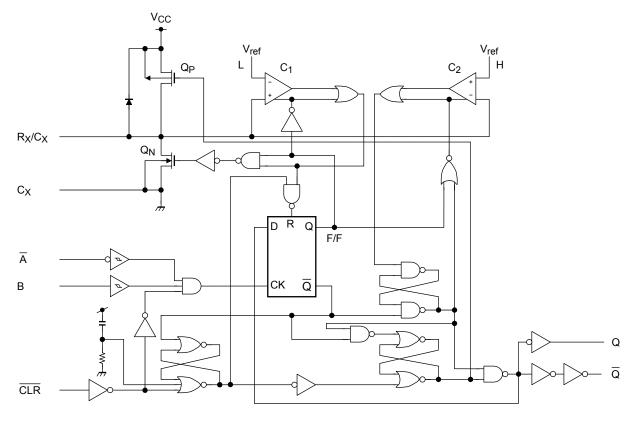
# タイミング図

## TC74VHC123A



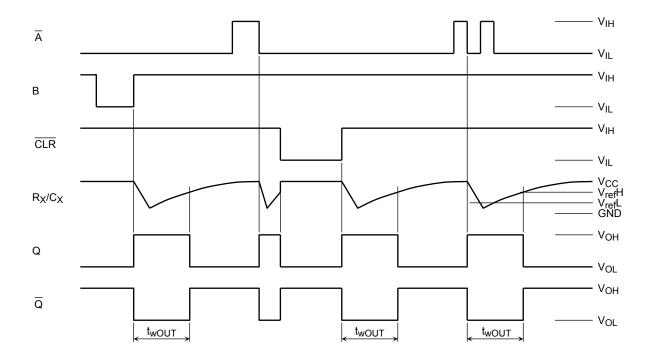
# システム図

## TC74VHC221A



# タイミング図

# TC74VHC221A



5

## 動作説明

#### (1) 静止状態

トリガが与えられる前の静止状態では、 $R_X/C_X$  の端子の電位を決める  $Q_P$ 、 $Q_n$  (システム図参照) の両トランジスタがともに"オフ"しているため、外付けコンデンサは  $V_{CC}$  レベルまで充電されています。

この場合にはまた、タイミングを決定する 2 個のコンパレータ、および  $V_{ref}H$ 、 $V_{ref}L$  の 2 個の基準電圧発生源はすべて動作を停止しているため、電源電流はリーク成分のみとなります。

#### (2) トリガ動作

 $\overline{A}$  入力が "L" レベルのときに B 入力に立ち上がり信号が与えられた場合、または B 入力が "H" レベル のときに  $\overline{A}$  入力に立ち下がり信号が与えられた場合、および  $\overline{A}$  入力 "L" レベル、 $\overline{B}$  入力が "H" レベルの ときに  $\overline{CLR}$  入力に立ち上がり信号が与えられた場合には、トリガが受け付けられます。トリガが受け付けられると、その瞬間に  $C_1$ 、 $C_2$  のコンパレータは動作を開始し、 $Q_N$  が "オン" します。従って、コンデン サの電荷は  $Q_N$  を通して放電し、 $R_X/C_X$  電位が低下します。 $R_X/C_X$  電位が、 $\overline{IC}$  内部の低レベル基準電圧  $\overline{V}_{ref}$  Lまで下がると、コンパレータ  $\overline{C}_1$  の出力 "L" となり、トリガ・コントロール・フリップフロップがリセットされると同時に  $\overline{Q}_N$  が "オフ" します。ここで  $\overline{C}_1$  は動作を停止しますが、 $\overline{C}_2$  は動作を続けます。 $\overline{Q}_N$  が "オフ" すると  $\overline{R}_X/C_X$  電位は、外付けコンデンサ  $\overline{C}_X$  と抵抗  $\overline{R}_X$  の時定数で上昇を開始します。

一方、出力 Q は、トリガが与えられると IC 内部の F/F およびゲートの遅延時間後には "H" レベルになり、 $R_X/C_X$  電位が下降から上昇モードに転じても "H" レベルを継続しています。

 $R_X/C_X$ 電位がさらに上昇を続け IC 内部の高レベル基準電圧  $V_{ref}H$  に達すると、コンパレータ  $C_2$  電位が "L" レベルになり、Q 出力を "L" レベルに戻すとともに、 $C_2$  自身も動作を停止します。すなわち、トリガが与えられてから、 $R_X/C_X$  電位が再び  $V_{ref}H$  に戻るまでの間単安定モードを継続します。

 $C_{X}R_{X}$  の時定数が十分大きく、コンデンサの放電時間と IC 内部の遅延時間が無視できる場合、出力パルス幅は、 $t_{W}$  (OUT) = 1.0  $C_{X}R_{X}$  で計算できます。

#### (3) リトリガ動作 (TC74VHC123A のみ)

単安定モード時に別のトリガが与えられた場合、IC がすでにコンデンサの充電サイクルに入っていれば、そのトリガは受け付けられて Rx/Cx 端子は再度  $V_{ref}L$  まで引き下げられます。従い、設定された出力パルス幅より短いサイクルでトリガが継続されるならば、出力 Q は "H" を保つことになります。ただし、トリガが非常に近接して与えられた場合、2 度目のトリガ時に IC がまだ放電サイクルであったとすると、トリガは無効になります。2 度目のトリガが有効になる最小時間  $t_{rr}$  (min) は、 $V_{CC}$  と Cx に依存します。

#### (4) リセット動作

 $\overline{\text{CLR}}$  端子は通常 "H" レベルで使用しますが、 $\overline{\text{CLR}}$  を "L" にすると論理的に Q 出力は "L" となり、かつトリガコントロール F/F もリセットされているため、トリガは無効になります。

さらにQPが"オン"するため、CXも急速にVCC レベルまで充電されます。

すなわち、 $\overline{\text{CLR}}$  端子を "L" にすることにより、 $\overline{\text{IC}}$  の動作中/非動作中を問わず、システム動作を静止状態に瞬時に引き戻すことができます。

# 絶対最大定格 (注)

	項	目		記号	定格	単位
電	源	電	圧	$V_{CC}$	-0.5~7.0	V
入	カ	電	圧	$V_{IN}$	-0.5~7.0	V
出	カ	電	圧	V <sub>OUT</sub>	-0.5~V <sub>CC</sub> + 0.5	V
入	力保護ダ	イオー	ド電流	I <sub>IK</sub>	-20	mA
出	力寄生ダ	イオー	ド電流	I <sub>OK</sub>	±20	mA
出	カ	電	流	lout	±25	mA
電	源 / G	N D	電 流	Icc	±50	mA
許	容	損	失	$P_{D}$	180	mW
保	存	温	度	T <sub>stg</sub>	-65~150	°C

注: 絶対最大定格は、瞬時たりとも超えてはならない値であり、1 つの項目も超えてはなりません。

本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格/動作範囲以内での使用においても、高負荷 (高温 および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれ があります。

弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

6

# 動作範囲 (注 1)

	項	目		記号	定格	単位
電	源  電			$V_{CC}$	2.0~5.5	V
入	力  電			$V_{IN}$	0~5.5	V
出	力  電			V <sub>OUT</sub>	0~V <sub>CC</sub>	V
動	作温			T <sub>opr</sub>	-40~85	°C
7	入力上昇、下降時		ま 間	dt/dV	0~100 (V <sub>CC</sub> = 3.3 ± 0.3 V)	ns/V
			न ।⊨।	avav	$0\sim20 \ (V_{CC} = 5 \pm 0.5 \ V)$	115/ V
外	付 け コ	ン デ ン	, <del>†</del>	C <sub>X</sub>	制限なし (注 2)	F
外	付(	ナ 抵	抗	R <sub>X</sub>	5 k 以上 (V <sub>CC</sub> = 2.0 V) (注 2)	Ω
71	ו ניו	/ 担	IJί	ĽΧ	1 k 以上 (V <sub>CC</sub> ≥ 3.0 V) (注 2)	22

注 1: 動作範囲は動作を保証するための条件です。 使用していない入力は VCC、もしくは GND に接続してください。

注 2:  $R_X$  および  $C_X$  の最大許容値は、 $C_X$  のリーク電流、 $R_X/C_X$  端子の入力リーク電流、および配線基板の表面抵抗などに起因するリーク電流に関係します。

RX>1 MΩ の場合、外部ノイズの影響を受け易くなります。

# 電気的特性

## DC特性

項目			測定条件			٦	Ta = 25°C		Ta = −40~85°C		
		記号			V <sub>CC</sub> (V)	最小	標準	最大	最小	最大	単位
入力電圧					2.0	1.50	-	_	1.50	_	V
	"H" レベル	V <sub>IH</sub>		_	3.0~ 5.5	V <sub>CC</sub> × 0.7	ı	_	V <sub>CC</sub> × 0.7	_	
八万屯江					2.0	1	1	0.50	1	0.50	V
	"L" レベル	V <sub>IL</sub>	_		3.0~ 5.5	1	ı	V <sub>CC</sub> × 0.3	ı	V <sub>CC</sub> × 0.3	
					2.0	1.9	2.0	_	1.9	-	
			V <sub>IN</sub> = V <sub>IH</sub> or V <sub>IL</sub>	I <sub>OH</sub> = -50 μA	3.0	2.9	3.0	_	2.9	_	1 1 14
	"H"レベル	V <sub>OH</sub>			4.5	4.4	4.5	_	4.4	_	
				I <sub>OH</sub> = -4 mA	3.0	2.58	_	_	2.48	_	
出力電圧				I <sub>OH</sub> = -8 mA	4.5	3.94	1	_	3.80	_	
山乃屯江			V <sub>IN</sub>		2.0	_	0.0	0.1	_	0.1	
				I <sub>OL</sub> = 50 μA	3.0	_	0.0	0.1	_	0.1	
	"L" レベル	$V_{OL}$	= V <sub>IH</sub> or		4.5	1	0.0	0.1	1	0.1	
			VIL	I <sub>OL</sub> = 4 mA	3.0	_	_	0.36	_	0.44	
				I <sub>OL</sub> = 8 mA	4.5	1	1	0.36	1	0.44	
入力	入 力 電 流 I <sub>IN</sub>		V <sub>IN</sub> = 5.5 V or GND		0~ 5.5	_	l	±0.1	l	±1.0	μΑ
R <sub>X</sub> /C <sub>X</sub> 端子入力電流		I <sub>IN</sub>	V <sub>IN</sub> = V <sub>CC</sub> or GND		5.5			±0.25		±2.50	μΑ
静的消	費電流	I <sub>CC</sub>	V <sub>IN</sub> = V <sub>CC</sub> or GND		5.5	_	_	4.0	_	40.0	μA
動的消	費電流		\/m, = \/a	<sub>C</sub> or GND	3.0	_	160	250	_	280	
判以外	<b>食 电 流</b> (注)	Icc			4.5	_	380	500	_	650	μΑ
	(注)		$R_X/C_X = 0.5 V_{CC}$		5.5	_	560	750	_	975	

注: 1回路当たり



# タイミング推奨動作条件 (input: $t_r = t_f = 3 \text{ ns}$ )

	項目		記号	測 定 条 件		Ta = 25°C		Ta = -40 ~85°C	単位				
								V <sub>CC</sub> (V)	標準	Limit	Limit		
最	小	パ	ル	ス	幅	t <sub>w (L)</sub>	_	$3.3 \pm 0.3$	_	5.0	5.0	ns	
収	71.	,,	70	^	"田	t <sub>w (H)</sub>	_	$5.0 \pm 0.5$	1	5.0	5.0	113	
最	<b>小</b>	パ	ル	ス	幅	•		$3.3 \pm 0.3$	_	5.0	5.0	no	
		(CL	R)			t <sub>w (L)</sub>	_	$5.0 \pm 0.5$	1	5.0	5.0	ns	
							$R_X = 1 k\Omega$	$3.3 \pm 0.3$	60	_	_	20	
最	小り	۲	IJ	ガ ほ	寺 間	+	C <sub>X</sub> = 100 pF	$5.0 \pm 0.5$	39	_	_	ns	
					(注)	t <sub>rr</sub>	$R_X = 1 k\Omega$	$3.3 \pm 0.3$	1.5	_	_		
							C <sub>X</sub> = 0.01 μF	$5.0 \pm 0.5$	1.2	_	_	μs	

注: TC74VHC123A にのみ適用

## AC特性 (input: $t_r = t_f = 3 \text{ ns}$ )

項目	記号	測	定条件		Ta = 25°C			Ta = -40~85°C		・単位
- 現 - 日	記 芍		V <sub>CC</sub> (V)	C <sub>L</sub> (pF)	最小	標準	最大	最小	最大	+12
			3.3 ± 0.3	15	_	13.4	20.6	1.0	24.0	
伝 搬 遅 延 時 間	$t_{pLH}$			50	_	15.9	24.1	1.0	27.5	ns
$(\overline{A}, B-Q, \overline{Q})$	$t_{pHL}$	_	5.0 ± 0.5	15	ı	8.1	12.0	1.0	14.0	113
			3.0 ± 0.5	50	1	9.6	14.0	1.0	16.0	
			3.3 ± 0.3	15	1	14.5	22.4	1.0	26.0	
伝 搬 遅 延 時 間	$t_{pLH}$	_	3.3 ± 0.3	50	1	17.0	25.9	1.0	29.5	ne
$(\overline{CLR} \text{ trigger-Q}, \overline{Q})$	$t_{pHL}$	_	50+05	15	ı	8.7	12.9	1.0	15.0	ns
			5.0 ± 0.5	50	l	10.2	14.9	1.0	17.0	
		_	3.3 ± 0.3	15		10.3	15.8	1.0	18.5	- ns
伝 搬 遅 延 時 間	t <sub>pLH</sub>			50	1	12.8	19.3	1.0	22.0	
$(\overline{CLR}-Q,\ \overline{Q})$	$t_{pHL}$		5.0 ± 0.5	15	-	6.3	9.4	1.0	11.0	
				50	1	7.8	11.4	1.0	13.0	
		C <sub>X</sub> = 28 pF	$3.3 \pm 0.3$	50	1	160	240	_	300	ns
		$R_X = 2 k\Omega$	$5.0 \pm 0.5$	50	1	133	200	_	240	113
出力パルス幅	$t_{wOUT}$	$C_X = 0.01  \mu F$	$3.3 \pm 0.3$	50	90	100	110	90	110	μs
	wooi	$R_X = 10 \text{ k}\Omega$	$5.0 \pm 0.5$	50	90	100	110	90	110	μο
		$C_X = 0.1  \mu F$	$3.3 \pm 0.3$	50	0.9	1.0	1.1	0.9	1.1	ms
		R <sub>X</sub> = 10 kΩ	5.0 ± 0.5	50	0.9	1.0	1.1	0.9	1.1	1113
2 回路間										
出カパルス幅誤差	$\Delta t_{wOUT}$	_	_	50	_	±1	_	_	_	%
(同一パッケージ内)										
入 力 容 量	C <sub>IN</sub>		_		_	4	10	_	10	pF
等 価 内 部 容 量	$C_{PD}$			(注)	_	73	_	_	_	pF

注: CPD は、無負荷時の動作消費電流より計算した IC 内部の等価容量です。

無負荷時の平均動作消費電流は、次式により求められます。

 $I_{CC (opr)} = C_{PD} \cdot V_{CC} \cdot f_{IN} + I_{CC}' \cdot Duty/100 + I_{CC}/2 (1 回路当たり)$ 

(I<sub>CC'</sub>: 動的消費電流)

(Duty: %)

出力パルス幅 - 外付けコンデンサ特性 (標準)

VCC = 4.5 V
CL = 50 pF

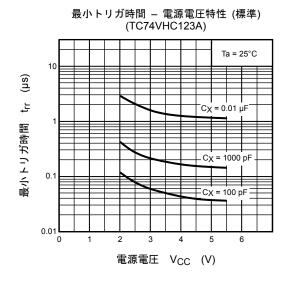
10<sup>3</sup>

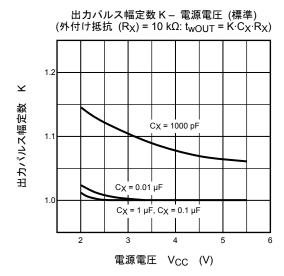
RX = 100 kΩ

RX = 10 kΩ

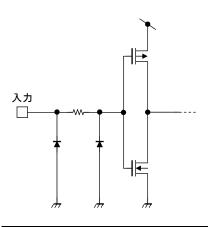
RX = 10 kΩ

M付けコンデンサ CX (pF)



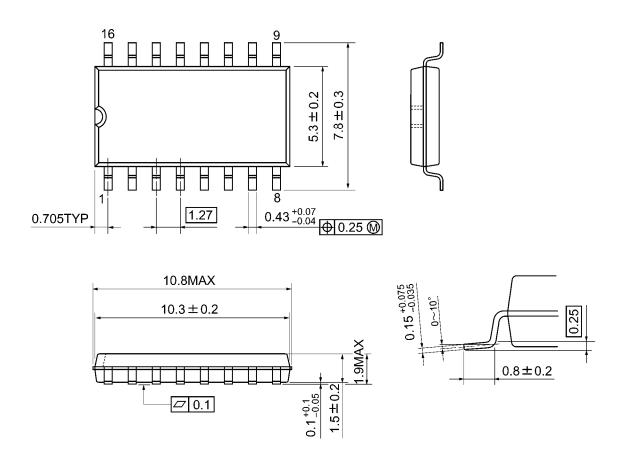


## 入力端子等価回路



# 外形図

SOP16-P-300-1.27A Unit: mm

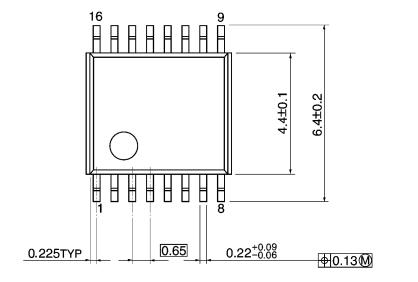


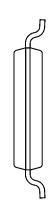
質量: 0.18 g (標準)

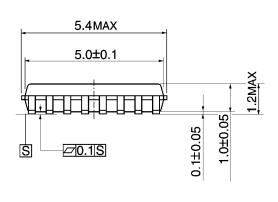
# 外形図

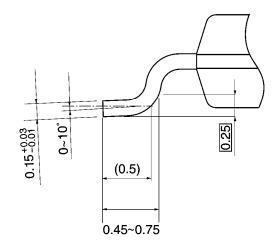
TSSOP16-P-0044-0.65A







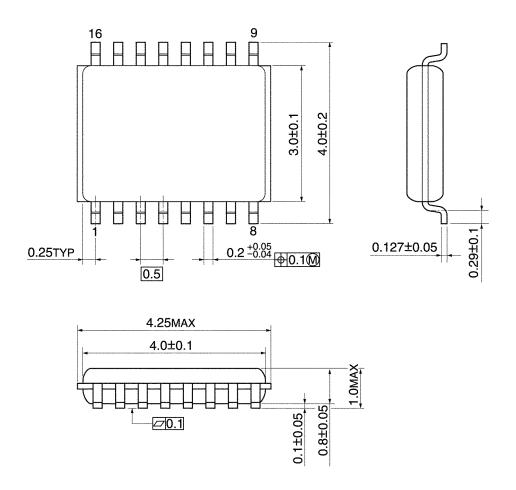




質量: 0.06 g (標準)

# 外形図

VSSOP16-P-0030-0.50 Unit: mm



質量: 0.02 g (標準)

## 製品取り扱い上のお願い

- ◆ 本資料に掲載されているハードウェア、ソフトウェアおよびシステム(以下、本製品という)に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を 得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報(本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど)および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。当社は、適用可否に対する責任は負いません。
- 本製品は、一般的電子機器(コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など)または本資料に個別に記載されている用途に使用されることが意図されています。本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器(以下"特定用途"という)に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、電力機器、金融関連機器などが含まれます。本資料に個別に記載されている場合を除き、本製品を特定用途に使用しないでください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- ◆ 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- ◆ 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して 当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途書面による契約がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の 保証(機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の 非侵害保証を含むがこれに限らない。)をせず、また当社は、本製品および技術情報に関する一切の損害(間 接損害、結果的損害、特別損害、付随的損害、逸失利益、機会損失、休業損、データ喪失等を含むがこれ に限らない。)につき一切の責任を負いません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず弊社営業窓口までお問合せください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。